## Modélisation du comportement des systèmes 2

Frédéric Boulanger

Novembre 2019

ModSys II – Supélec Frédéric Boulanger Novembre 2019 1/32

### Rappels

- Modèle représentation simplifiée (abstraction) d'un système pour un objectif donné
  - modèle d'analyse (système pré-existant)
  - modèle de conception (système à concevoir)
  - modèle explicatif
  - modèle prédictif
  - modèle exécutable/constructif
- Système objet d'étude, caractérisé par une structure et des interactions entre ses composants
- Conception processus composé d'une suite de raffinements de modèles depuis la spécification jusqu'à l'implementation
  - MDE/IDM approche de la conception dans laquelle les modèles capturent la majeure partie de l'effort de conception

### Rappels

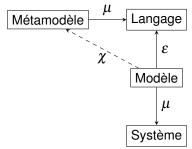
#### Relations entre modèles

 $M \stackrel{\mu}{\longrightarrow} S$  M représente (est un modèle de) S

 $M \stackrel{\varepsilon}{\longrightarrow} L$  M appartient au (est écrit dans le) langage L

 $M \xrightarrow{\delta} P$  M se décompose en (contient) P

 $M \xrightarrow{\chi} MM$  M est conforme au métamodèle MM



3/32

ModSys II – Supélec Frédéric Boulanger Novembre 2019

# Sémantique des modèles

# Sémantique des modèles



Novembre 2019

4/32

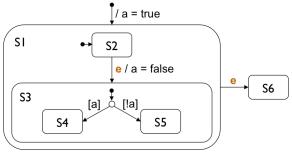
# Sémantique des modèles



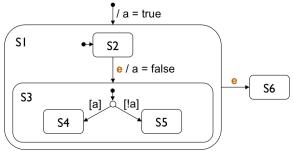
Quel est le sens de « jaguar »?

4/32

### Un diagramme Statechart



#### Un diagramme Statechart



#### L'évènement e peut mener à :

- ▶ S4 avec UML : la transition vers S1 a priorité et met a à true
- S5 avec Rhapsody : la transition de S2 vers S3 a priorité
- S6 avec Stateflow : la transition vers S6 préempte S1

#### Les 3 sémantiques sont correctes

Le problème est que la sémantique est définie *implicitement* par l'outil! Que se passe-t-il si :

- le concepteur pense selon la sémantique UML
- le générateur de code interprète le modèle comme Rhapsody
- la vérification est faite selon la sémantique Stateflow?

6/32

ModSys II – Supélec Frédéric Boulanger Novembre 2019

#### Les 3 sémantiques sont correctes

Le problème est que la sémantique est définie *implicitement* par l'outil! Que se passe-t-il si :

- le concepteur pense selon la sémantique UML
- le générateur de code interprète le modèle comme Rhapsody
- la vérification est faite selon la sémantique Stateflow?

#### La sémantique d'un modèle devrait être :

- explicite, pour éliminer les doutes sur l'interprétation
- bien définie, de façon à pouvoir vérifier des propriétés du modèle

#### Les 3 sémantiques sont correctes

Le problème est que la sémantique est définie *implicitement* par l'outil! Que se passe-t-il si :

- le concepteur pense selon la sémantique UML
- le générateur de code interprète le modèle comme Rhapsody
- la vérification est faite selon la sémantique Stateflow?

#### La sémantique d'un modèle devrait être :

- explicite, pour éliminer les doutes sur l'interprétation
- bien définie, de façon à pouvoir vérifier des propriétés du modèle

#### Sémantique formelle

Sémantique définie de telle manière qu'un modèle puisse être traité de façon automatique et consistante par des programmes.

### Syntaxe et sémantique

#### Modèle informatique

- un modèle est considéré en tant que système (transformation, validation)
- un modèle est écrit dans un langage de modélisation (UML, Simulink, ...)
- un langage de modélisation est considéré en tant que système (éditeurs, grammarware)
- un langage de modélisation est décrit par un métamodèle (modèle du langage)

#### Métamodèle = syntaxe seule

- syntaxe abstraite (concepts et relations)
- syntaxe concrète (mots-clefs, éléments graphiques)

### Syntaxes abstraite et concrète

#### Exemple

syntaxe abstraite (concepts et relations)

syntaxe concrète (notation à l'aide de symboles)

autre syntaxe concrète textuelle

```
i: int;
```

syntaxe concrète graphique

```
DecimalNumber 1.0
```

8 / 32

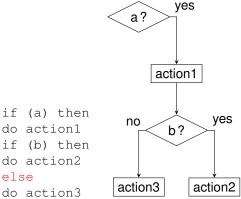
### Nécessité d'une syntaxe non ambigüe

if (a) then
do action1
if (b) then
do action2
else
do action3

9/32

ModSys II – Supélec Frédéric Boulanger Novembre 2019

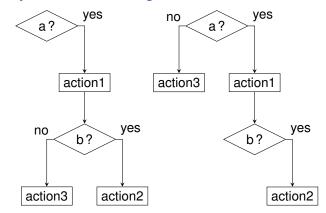
### Nécessité d'une syntaxe non ambigüe



if (a) then do action1 if (b) then do action2 else

ModSys II - Supélec Frédéric Boulanger Novembre 2019 9/32

### Nécessité d'une syntaxe non ambigüe



if (a) then
do action1
if (b) then
do action2
else

do action3

9/32

### Sémantique

Sémantique : sens donné aux éléments syntaxiques Se définit par une association entre les éléments syntaxiques (signifiants) et les éléments du domaine sémantique (signifiés)

#### Domaine sémantique

- autre langage (traduction)
- théorie mathématique

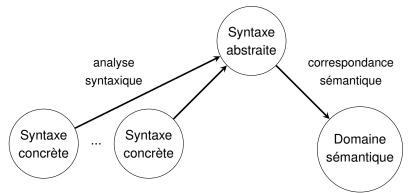
#### Définition de la sémantique

- 1. définition formelle de la syntaxe abstraite
- 2. choix d'un domaine sémantique
- 3. association entre syntaxe abstraite et domaine sémantique

10 / 32

ModSys II – Supélec Frédéric Boulanger Novembre 2019

## Définition de la sémantique d'un language



11 / 32

ModSys II – Supélec Frédéric Boulanger Novembre 2019

### Sémantique opérationnelle

Définit la sémantique d'un langage en décrivant l'effet des éléments syntaxiques sur une machine d'exécution.

#### Exemple

Machine d'exécution = mémoire de mots de 32 bits + table d'association nom/adresse + addition modulo 2<sup>32</sup>

- int i = 0; la machine réserve un mot, met ses bits à  $0 \times 0000 0000$ et associe son adresse au symbole i
- int j = 1; la machine réserve un mot, met ses bits à 0x0000 0001 et associe son adresse au symbole j
- i = i + j; la machine additionne modulo 2<sup>32</sup> les mots associés aux symboles i et j et range le résultat à l'adresse associée au symbole i

### Sémantique opérationnelle — Exemple

#### Syntaxe

- declaration ::= int varname = value; ;;
- assignment ::= varname = varname + varname; ;;
- varname ::= a | b | ... | z ;;
- value ::= integer | -integer ;;
- ▶ integer ::= digit | integer digit ;;
- digit ::<sub>=</sub> 0 | 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 ;;

ModSys II – Supélec Frédéric Boulanger Novembre 2019 13 / 32

### Sémantique opérationnelle — Exemple

#### Domaine sémantique

- valeurs entières en complément à 2 sur 32 bits
- arithmétique modulo 2<sup>32</sup>
- déclarations et affectation : machine d'exécution

а	
b	
С	
i	
j	
Z	

ModSys II - Supélec

### Sémantique opérationnelle — Exemple

#### Association syntaxe – sémantique

déclaration int i = 1;

а		
i	•	0000 0000 0000 0000 0000 0000 0000 0001
Z		

valeurs entières :

```
value ::= integer | -integer

binaire complément à 2

integer ::= digit | integer digit ;;

valeur ×10 +
```

- opération + : addition modulo 2<sup>32</sup>
- opération = : écriture dans le mot

ModSys II – Supélec Frédéric Boulanger Novembre 2019 15 / 32

### Sémantique statique

#### Programme syntaxiquement correct

```
int i = 1;
int j = 2;
k = i + j;
```

#### Sémantique de k = i + j; ?

Aucun mot n'est associé au symbole k.

#### Sémantique statique

Contraintes sur la validité d'un modèle qui ne peuvent pas être capturées par la syntaxe.

ModSys II – Supélec Frédéric Boulanger Novembre 2019 16 / 32

### Sémantique opérationnelle — limites

#### Programme P1

```
int i = 1;
int j = 2;
j = i + j;
```

#### Programme P2

```
int j = 2;
int i = 1;
j = i + j;
```

#### Inconvénient

Ces deux programmes font passer la machine d'exécution par des suites d'états différentes, ils n'ont donc pas la même sémantique opérationnelle.

Pourtant, ils donnent le même résultat.

ModSvs II - Supélec

### Sémantique dénotationnelle

Afin de ne pas dépendre de la succession des états de la machine d'exécution, la sémantique dénotationnelle ne s'intéresse qu'aux états initial et final de la machine.

À chaque programme est associée une fonction mathématique appelée *dénotation*, qui représente l'effet du programme.

▶ denotation(P) : état avant P → état après P

La dénotation d'un programme s'obtient par composition des dénotation de ses constituants :

$$\delta(\text{int i= 1; int j= 2; j= j+i;}) = \delta(\text{j= j+i;}) \circ \delta(\text{int j= 2;}) \circ \delta(\text{int i= 1;}) = \bot \mapsto \{(i=1) \land (j=3)\}$$

Les étapes intermédiaires de l'exécution n'apparaissent pas dans cette sémantique.

Exemple: Instructions en Isabelle

Novembre 2019 18 / 32

Frédéric Boulanger

### Sémantique axiomatique

La sémantique dénotationnelle décrit l'évolution de l'état complet de la machine d'exécution.

#### 

P3 et P4 n'ont pas la même sémantique dénotationelle car la valeur de tmp n'est pas nécessairement la même à la fin de l'exécution de chacun d'eux.

Pourtant, on aimerait pouvoir dire que ces deux programmes sont équivalents en ce qui concerne la permutation des valeurs associées à i et j.

ModSys II – Supélec Frédéric Boulanger Novembre 2019 19 / 32

### Sémantique axiomatique

La sémantique axiomatique décrit l'évolution des propriétés de l'état de la machine d'exécution.

#### 

P3 et P4 n'ont pas la même sémantique dénotationelle car la valeur de tmp n'est pas nécessairement la même à la fin de l'exécution de chacun d'eux.

Pourtant, on aimerait pouvoir dire que ces deux programmes sont équivalents en ce qui concerne la permutation des valeurs associées à i et j.

$$(\mathbf{i} = i_0 \land \mathbf{j} = j_0) \stackrel{P3}{\Rightarrow} (\mathbf{i} = j_0 \land \mathbf{j} = i_0)$$

ModSys II – Supélec Frédéric Boulanger Novembre 2019 19 / 32

## Sémantique axiomatique

Sémantique pré-post (logique de Hoare) :  $\{\phi\}$  P  $\{\psi\}$ 

- $\phi$  = précondition
- $\Psi$  = postcondition
- ▶ axiome d'affectation :  $\{\phi[expr/x]\}$  x = expr  $\{\phi\}$
- règles de démonstration : (exemple de l'alternative)

$$\begin{cases} \{\phi \land C\} \; \mathsf{P1} \; \{\psi\} \\ \{\phi \land \neg C\} \; \mathsf{P2} \; \{\psi\} \end{cases} \Rightarrow \{\phi\} \; \mathsf{if} \; \; \mathsf{(C)} \; \; \mathsf{P1} \; \mathsf{else} \; \mathsf{P2} \; \mathsf{endif} \; \{\psi\}$$

Exemple: Instructions en Why3

ModSys II – Supélec Frédéric Boulanger Novembre 2019 20 / 32

### Relations entre les définitions sémantiques

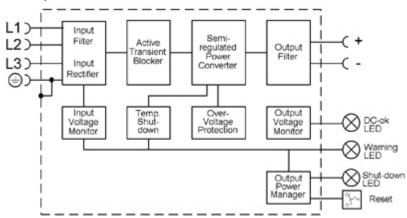
- si P1 et P2 sont syntaxiquement équivalents, ils ont la même sémantique opérationnelle
- si P1 et P2 ont la même sémantique opérationnelle, ils ont la même sémantique dénotationnelle
- si P1 et P2 ont la même sémantique dénotationnelle, ils ont la même sémantique axiomatique
- les réciproques sont fausses

#### Syntaxes concrètes graphiques

Correspondance sémantique abstraite vers domaine sémantique. Pas de problème pour les langages graphiques (UML, StateCharts) : on s'appuie sur le métamodèle.

ModSys II – Supélec Frédéric Boulanger Novembre 2019 21 / 32

### Sémantique abstraite



- blocs (traitements)
- relations entre blocs (communications)

ModSys II – Supélec Frédéric Boulanger Novembre 2019 22 / 32

### Sémantique abstraite

#### Opérations abstraites

- blocs :
  - init()
  - react()
  - finish()
- ports / relations :
  - > send()
  - receive()
  - hasData()

#### Moteur d'exécution

- utilise les opérations abstraites pour exécuter un modèle
- les opérations sont raffinées en une sémantique concrète
- raffinement = modèle de calcul ou d'exécution

23 / 32

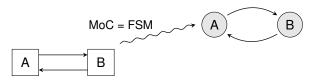
### Modèle de calcul



ModSys II - Supélec

24 / 32

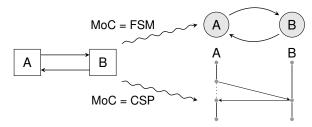
#### Modèle de calcul



- react = tester les transitions qui partent de l'état courant
- send = produire un symbole
- ► receive = recevoir un symbole
- ► hasData() = test la présence d'un symbole

ModSys II – Supélec

#### Modèle de calcul



- react = exécuter le code du processus
- send = établir un rendez-vous pour transmettre une donnée
- receive = établir un rendez-vous pour recevoir une donnée
- ► hasData() = non implémenté

ModSys II – Supélec Frédéric Boulanger Novembre 2019 24 / 32

### Sémantique abstraite et modèles de calcul

#### Caractéristiques

- syntaxe abstraite commune pour tous les modèles
- moteur d'exécution commun à tous les modèles
- sémantique concrète donnée par un modèle de calcul

#### **Avantages**

- possibilité d'exécuter des modèles hétérogènes
- possibilité d'ajouter de nouveaux modèles de calcul
- ajout de nouveaux blocs aisé (boîtes noires)

ModSys II – Supélec Frédéric Boulanger Novembre 2019 25 / 32

### Sémantique abstraite et modèles de calcul

#### Caractéristiques

- syntaxe abstraite commune pour tous les modèles
- moteur d'exécution commun à tous les modèles
- sémantique concrète donnée par un modèle de calcul

#### Inconvénients

- codage des modèles de calcul dans la sémantique abstraite
- représentation des modèles avec la syntaxe abstraite
- peu naturel pour certains langages de modélisation

ModSys II – Supélec Frédéric Boulanger Novembre 2019 25 / 32

## Modélisation par acteurs

#### Les origines

- années 1970, domaine de l'intelligence artificielle
- Carl Hewitt, Peter Bishop et Richard Steiger (1973)
   A Universal Modular Actor Formalism for Artificial Intelligence
- acteur = élément universel pour le calcul parallèle

#### Le modèle

- un acteur s'exécute dans son propre flot de contrôle
- il communique avec les autres acteurs par échange de messages

#### Exemple

Collecte de nourriture par des fourmis Embouteillages

### Modélisation par acteurs

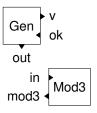
#### Les acteurs comme constituants de modèles

- approche boîte noire
- interface définie par des ports de communication
- sémantique abstraite = protocole des acteurs

#### Modèle de calcul

- lois de combinaison du comportement des acteurs
- définit :
  - la nature des acteurs (état, processus, opérateur)
  - la nature des relations entre les ports
  - les mécanismes de communication

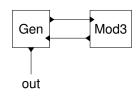
#### Considérons les composants Gen et Mod3 :

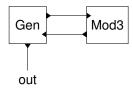


**Gen** produit la suite des entiers sur **v**, et produit la valeur de **v** sur **out** si la valeur true est présente sur son entrée **ok**.

**Mod3** produit la valeur true sur sa sortie **mod3** si un multiple de 3 est présent sur son entrée in.

Le comportement du système construit en connectant ces deux composants comme suit dépend de la manière dont les comportements élémentaires sont composés.

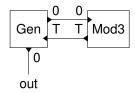




si out → in signifie in<sub>n</sub> = out<sub>n</sub>, on observe la suite des multiples de 3 sur out.

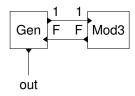
4 □ ▶ ⟨□ ▶ ⟨□ ▶ ⟨□ ▶ ⟨□ ♥

ModSys II – Supélec Frédéric Boulanger Novembre 2019 29 / 32



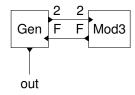
Si out → in signifie in<sub>n</sub> = out<sub>n</sub>, on observe la suite des multiples de 3 sur out.

V	0				
in	0				
mod3	Т				
ok	Т				
out	0				



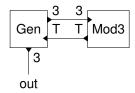
si out  $\longrightarrow$  in signifie in<sub>n</sub> = out<sub>n</sub>, on observe la suite des multiples de 3 sur **out**.

V	0	1				
in	0	1				
mod3	Т	F				
ok	Т	F				
out	0	1				



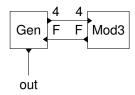
si out  $\longrightarrow$  in signifie in<sub>n</sub> = out<sub>n</sub>, on observe la suite des multiples de 3 sur **out**.

V	0	1	2			
in	0	1	2			
mod3	Т	F	F			
ok	Т	F	F			
out	0	1	T			



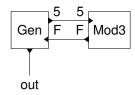
si out  $\longrightarrow$  in signifie in<sub>n</sub> = out<sub>n</sub>, on observe la suite des multiples de 3 sur **out**.

V	0	1	2	3			
in	0	1	2	3			
mod3	Т	F	F	Т			
ok	Т	F	F	Т			
out	0	1	1	3			



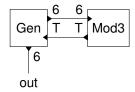
si out  $\longrightarrow$  in signifie in<sub>n</sub> = out<sub>n</sub>, on observe la suite des multiples de 3 sur **out**.

V	0	1	2	3	4		
in	0	1	2	3	4		
mod3	Т	F	F	Т	F		
ok	Т	F	F	Т	F		
out	0	Τ	Τ	3	Τ		



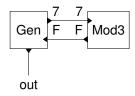
si out → in signifie in<sub>n</sub> = out<sub>n</sub>, on observe la suite des multiples de 3 sur out.

v	0	1	2	3	4	5		
in	0	1	2	2		-		
in	-	-		-	4	5		
mod3	ı	F	F	ı	F	F		
ok	Т	F	F	Т	F	F		
out	0	1	1	3	1	1		



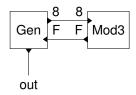
si out  $\longrightarrow$  in signifie in<sub>n</sub> = out<sub>n</sub>, on observe la suite des multiples de 3 sur **out**.

V	0	1	2	3	4	5	6	
in	0	1	2	3	4	5	6	
mod3	Т	F	F	Т	F	F	Т	
ok	Т	F	F	Т	F	F	Т	
out	0	T	T	3	1	T	6	



si out  $\longrightarrow$  in signifie in<sub>n</sub> = out<sub>n</sub>, on observe la suite des multiples de 3 sur **out**.

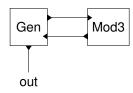
V	0	1	2	3	4	5	6	7	
in	0	1	2	3	4	5	6	7	
mod3	Т	F	F	Т	F	F	Т	F	
ok	Т	F	F	Т	F	F	Т	F	
out	0	1	1	3	1	Τ	6	1	



si out → in signifie in<sub>n</sub> = out<sub>n</sub>, on observe la suite des multiples de 3 sur out.

V	0	1	2	3	4	5	6	7	8
in	0	1	2	3	4	5	6	7	8
mod3	Т	F	F	Т	F	F	Т	F	F
ok	Т	F	F	Т	F	F	Т	F	F
out	0	1	Τ	3	1	Τ	6	1	1

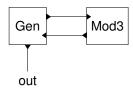
ModSys II - Supélec



Si out → in signifie in<sub>n</sub> = out<sub>n</sub>, on observe la suite des multiples de 3 sur out.

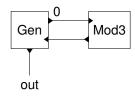
V	0	1	2	3	4	5	6	7	8
in	0	1	2	3	4	5	6	7	8
mod3	Т	F	F	Т	F	F	Т	F	F
ok	Т	F	F	Т	F	F	Т	F	F
out	0	1	T	3	1	T	6	T	T

ModSys II - Supélec



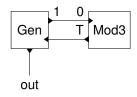
si out  $\longrightarrow$  in signifie in<sub>n+1</sub> = out<sub>n</sub>, on observe la suite  $(3i-1)_{1 \le i}$  sur **out**.

ModSys II – Supélec Frédéric Boulanger Novembre 2019 30 / 32



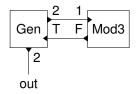
si out  $\longrightarrow$  in signifie in<sub>n+1</sub> = out<sub>n</sub>, on observe la suite  $(3i-1)_{1 \le i}$  sur **out**.

V	0				
in	$\perp$				
mod3	Τ				
ok	Τ				
out	Τ				



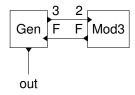
si out  $\longrightarrow$  in signifie in<sub>n+1</sub> = out<sub>n</sub>, on observe la suite  $(3i-1)_{1 \le i}$  sur **out**.

V	0	1				
in	1	0				
mod3	1	Т				
ok	1	1				
out		T				



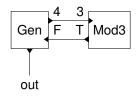
▶ si out ▶ in signifie in<sub>n+1</sub> = out<sub>n</sub>, on observe la suite  $(3i-1)_{1 \le i}$  sur **out**.

V	0	1	2			
in	1	0	1			
mod3	1	Т	F			
ok	1	1	Т			
out		T	2			



si out  $\longrightarrow$  in signifie in<sub>n+1</sub> = out<sub>n</sub>, on observe la suite  $(3i-1)_{1 \le i}$  sur **out**.

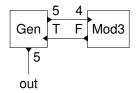
V	0	1	2	3			
in	T	0	1	2			
mod3	1	Т	F	F			
ok	1	1	Т	F			
out	T	T	2	T			



si out  $\longrightarrow$  in signifie in<sub>n+1</sub> = out<sub>n</sub>, on observe la suite  $(3i-1)_{1 \le i}$  sur **out**.

V	0	1	2	3	4		
in	T	0	1	2	3		
mod3	1	Т	F	F	Т		
ok	1	1	Т	F	F		
out	1	1	2	1	1		

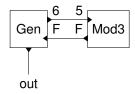
ModSys II - Supélec



si out  $\longrightarrow$  in signifie in<sub>n+1</sub> = out<sub>n</sub>, on observe la suite  $(3i-1)_{1 \le i}$  sur **out**.

V	0	1	2	3	4	5		
in	Τ	0	1	2	3	4		
mod3	1	Т	F	F	Т	F		
ok	Τ	1	Т	F	F	Т		
out	1	1	2	1	1	5		

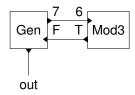
ModSys II - Supélec



si out  $\longrightarrow$  in signifie in<sub>n+1</sub> = out<sub>n</sub>, on observe la suite  $(3i-1)_{1 \le i}$  sur **out**.

V	0	1	2	3	4	5	6	
in	T	0	1	2	3	4	5	
mod3	1	Т	F	F	Т	F	F	
ok	1	1	Т	F	F	Т	F	
out	T	T	2	T	T	5	T	

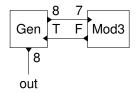
ModSys II - Supélec



si out  $\longrightarrow$  in signifie in<sub>n+1</sub> = out<sub>n</sub>, on observe la suite  $(3i-1)_{1 \le i}$  sur **out**.

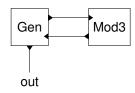
V	0	1	2	3	4	5	6	7	
in	Τ	0	1	2	3	4	5	6	
mod3	1	Т	F	F	Т	F	F	Т	
ok	Τ	1	Т	F	F	Т	F	F	
out	1	1	2	1	1	5	1	1	

ModSys II - Supélec



si out  $\longrightarrow$  in signifie in<sub>n+1</sub> = out<sub>n</sub>, on observe la suite  $(3i-1)_{1 \le i}$  sur **out**.

V	0	1	2	3	4	5	6	7	8
in	T	0	1	2	3	4	5	6	7
mod3	1	Т	F	F	Т	F	F	Т	F
ok	1	Τ	Т	F	F	Т	F	F	Т
out	1	1	2	1	1	5	1	1	8



si out  $\longrightarrow$  in signifie in<sub>n+1</sub> = out<sub>n</sub>, on observe la suite  $(3i-1)_{1 \le i}$  sur **out**.

V	0	1	2	3	4	5	6	7	8
in		0	1	2	3	4	5	6	7
mod3	1	Т	F	F	Т	F	F	Т	F
ok	1	1	Т	F	F	Т	F	F	Т
out		T	2	T	T	5		T	8

#### Point clefs pour la sémantique des modèles

#### Sémantique

- définition non ambigüe de la syntaxe
- choix d'un domaine sémantique
- définition d'une correspondance entre domaines syntaxique et sémantique

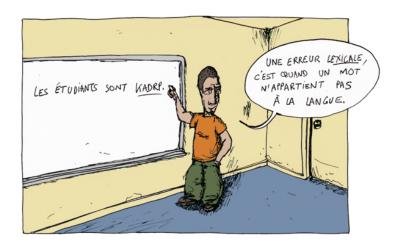
#### Sémantique abstraite, modèles de calcul

- syntaxe abstraite uniforme
- opérations abstraites pour l'interprétation des modèles
- moteur d'interprétation générique
- sémantique concrète donnée par un MoC
- ► MoC = loi de composition des comportements

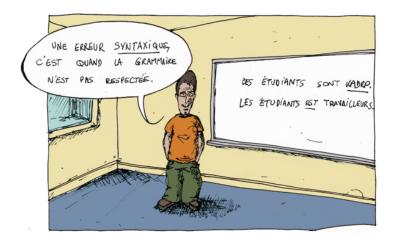
31 / 32

ModSys II – Supélec Frédéric Boulanger Novembre 2019

## Lexèmes, syntaxe et sémantique



#### Lexèmes, syntaxe et sémantique



## Lexèmes, syntaxe et sémantique

